(54) GAIN SWITCHING CIRCUIT

(11) 1-288101 (A)

(43) 20.11.1989

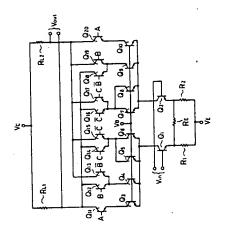
(21) Appl. No. 63-118547 (22) 16.5.1988

(71) IWATSU ELECTRIC CO LTD (72) MINORU ARAI(1)

(51) Int. Cl. H03G3/10

PURPOSE: To make the frequency band at gain switching almost unchanged by connecting plural transistors(TRs) in parallel with each TR of a common base stage being a component of a cascode amplifier respectively as shunt elements and applying selective control to TRs connected in parallel.

CONSTITUTION: Two TRs Q1, Q2 are formed to be a differential amplifier using bases as inputs, the collector of one TRQ1 is connected to each emitter common section of four TRs Q3, Q4, Q5, Q6 and the collector of one TRQ2 is connected to each emitter common section of four TRs Q1, Q8, Q9, Q10, and the TRs are connected in cascode, the bases of the TRs Q3~Q10 are connected in common and then connected to a constant voltage power supply V_B. Outputs branched by the TRs $Q_3 \sim Q_{10}$ are added by a switch circuit comprising TRs Q_{11} \sim Q_{20} to attain changeover of the DC gain. Thus, the DC gain switching circuit with less frequency band change is realized.



(54) CRYSTAL WAFER FOR CRYSTAL VIBRATOR

(11) 1-288102 (A)

(43) 20.11.1989 (19) JP

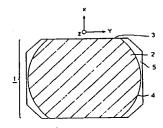
(21) Appl. No. 63-118790 (22) 16.5.1988

(71) SEIKO ELECTRONIC COMPONENTS LTD (72) KIYOSHI ARATAKE

(51) Int. Cl⁴. H03H3/02,H01L41/22,H03H9/19

PURPOSE: To improve the yield by cutting off a circular blank while leaving a reference face (Lambert face) indicated in advance on a crystal raw stone and obtaining wafer thin plates through multi-stage of grinding stage as they

CONSTITUTION: The original raw stone 1 is ground cylindrically in the direction of the axis Z and the circumferential part 4 is left except a ground part 5. In this case, the circumferential part 4 is not overlapped on the entire circumference, but the Lambert face 3 in the direction X as shown in figure is formed as a straight part of the circumferential part 4. A nearly cylindrical flat Lambert face 3 is placed on a base, the raw stone is sliced at a required angle to obtain a nearly circular blank. Moreover, the blanks sliced at a required angle are stacked and bonded while the Lambert faces 3 are made coincident, the ground part 5 is cut off in this state, an adhesives is solved to leave the circumferential part 4 and to obtain the blank of nearly disk shape. Thus, the crystal raw stone is utilized without waste, no chipping is caused because of a round wafer and the working accuracy is improved by a smooth rotation.



2: Z plane

(54) EXTERNAL SYNCHRONOUS TYPE TRIANGLE WAVE GENERATING CIRCUIT

(11) 1-288104 (A)

(43) 20.11.1989 (19) JP

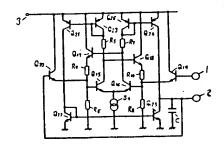
(21) Appl. No. 63-118524 (22) 16.5.1988

(71) MATSUSHITA ELECTRIC IND CO LTD (72) SHUJI TAMAOKA

(51) Int. Cl4. H03K4/06

PURPOSE: To set the upper limit of a triangle wave output voltage to a prescribed value with respect to a power voltage by constituting the circuit by a differential amplifier circuit and two mirror circuits and connecting a capacitor between an output terminal and a ground terminal so as to save number of current sources and number of circuit components.

CONSTITUTION: When a positive pulse signal is given to an input terminal 1, a TR Q_{16} of a differential amplifier circuit comprising TRs Q_{15} , Q_{16} and a current source S, is conductive and a current the same as that of the current source S_9 flows to a capacitor C by a current mirror, circuit comprising TRs Q_{24} , Q_{26} to charge the capacitor C, TR Q_{15} of the differential amplifier circuit is conductive when the potential of the capacitor C reaches a value, and the charge in the capacitor C is discharged by a current equal to the current of the current source S_{θ} by means of the current mirror comprising TRs Q_{21} , Q23. Thus, a series of triangle wave voltage signals are outputted from an output terminal 4.



®日本国特許庁(JP)

① 特許出願公開

⑫公開特許公報(A)

平1-288102

@Int. Cl. 4

識別記号

庁内整理番号

❸公開 平成1年(1989)11月20日

3/02 H 03 H H 01 L H 03 H 9/19 B-7210-5 J 7342-5 F

7922-5] 審査請求 未請求 請求項の数 1 (全3頁)

60発明の名称

水晶振動子用水晶ウエハ

頤 昭63-118790 ②特

顧 昭63(1988)5月16日 220出

荒 明 者 ⑫発

宮城県仙台市西多賀5丁目30番1号 セイコー電子部品株

式会社内

セイコー電子部品株式 の出 願 人

官城県仙台市西多賀5丁目30番1号

会社

敬之助 弁理士 林 分代 理人

明细多

1. 発明の名称

水晶振動子用水晶ウエハ

2. 特許請求の範囲

水晶振動子をフォトリソグラフィー加工で得る 水品ウエハであって、抜ウエハはランバード面を 有する水晶原石から罹切りされるものにおいて、 前記水晶ウエハの外周は円形であり、少なくとも その一部に直線部分を鍛え、かつ接直線部分は前 記ランパード面から得られた面であることを特徴 とする水晶振動子用水晶ウエハ。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は、水晶ウエハからフォトリソグラフィ - 加工で同時に多数個の水晶振動子を製造する手 段を対象とするものであり、特に水晶ウエハを箱 聶原石から効果的に切り出し、その大型化したウ エハを研磨加工するのに好適な形状を得るもので ある.

(発明の模要)

本発明は水晶振動子を水晶ウエハから得るに際 し、管理されるべき結晶方位に沿った基準固を水 品原石のランパード面から得るものである。 従っ て、円形に切り出された水晶ウェハの外周の一郎 に直線状をなすランパード面を備えて薄板状に加 工される。これにより大型ウエハ故の多数個同時 処理のみならず円形であるため研磨加工を容易に するものである。

(従来の技術)

従来から水晶振動子を連盟する水晶ウエハは、 そこからフォトリソグラフィー技術によってエッ ヂングで形成されるに際し、その援動子の形状に 沿って周枠を設けていた。そのためウエハ形状は 周枠にならって角形をなし、その一辺は結晶方位 の基準面を表現していた。このように従来から水 品ウエハは角形とされていたため多くの問題があ

(発明が解決しようとする課題)

(課題を解決するための手段)

本発明は上記問題を解決するため、水晶原石に あらかじめ示された基準面 (ランパード面) を残 して円形のブランクを切り出し、そのまま多段階 の研磨の工程を経て薄板状のウェハを得るもので

でスライスし略円板状のブランクを得る。もう一つの切り出し方法として上述とは逆に、先に必要な角度でスライスしたブランクを、ランパード面3を一致させて積み重ねて接着し、この状態で研削部5を切削し周円部4を残し接着列を溶解して略円板状のブランクを得る。この二つの方法は任意に採用すればよい。

 ある。この研究の工程で、円形であるためにホールキャリヤ内では自由な回転が与えられ、ホールキャリヤの丸穴にウエハの外周が周接しながら回転し局部応力は発生せずカケが出ない。 そのために大型化したウエハであっても実用に供し得るものである。

(実施例)

周速の夢によりウェハ8も穴での中で矢示をのように自転する。この運動は従来の角型ウェハには 見られないスムーズなものである。この運動によ り多数のウェハ8は均一な厚みに制御され、加工 運の除去された良質の水晶ウェハが得られる。

(発明の効果)

本発明により、水晶原石を無駄なく利用できるとともに、丸型ウエハのためカケがなくなり、スムーズな回転運動により加工精度が向上した。このため、水晶ウエハを大型化したにもかかわらず不良率は減少し、水晶原石から最終の水晶緩動子を得るまでの収率は大幅に向上したもので、特にウェハの一部に基準面として備えられたランパー下面はその後のウェハごとの工程で有効に機能するものである。

4.図面の簡単な説明

第1図は本発明に係わる水晶原石から繋材となる版を採出する部分を示す断面図、第2図は本発明に係わる水晶ウエハが研磨加工される時の運動

持開平1-288102 (3)

を示す平面図である。

1・・・水晶原石

2 · · · 2面

3・・・ランパード面

4 · · · 周円部

5 · · · 研削部

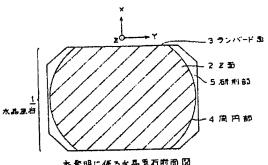
6 ・・・ホールキャリヤ

7 · · · 六郎

8・・・ウェハ

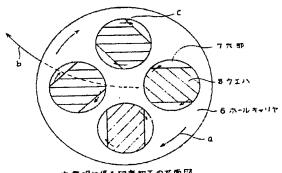
以上

出願人 セイコー電子部品株式会社 代理人 弁理士 林



本発明に係る水晶原石断面 図

秀 | 図



本発明に係る研摩加工の平面図 第 2 図